ЭВМ и периферийные устройства.

Тест №3 (Занятие 3: Архитектура 32-битных микропроцессоров семейства Intel IA-32.Часть 1)

Вопрос 1

Сколько блоков можно выделить в Intel-386, работающих параллельно?

А) 8

*Б) 6*

В) 4

Вопрос 2

Как называется режим работы магистрали в котором при передачи 4 слов выставляется только адрес первого?

*А) Режим пакетирования.*

Б) Режим передачи.

В) Режим хранения.

Вопрос 3

Суперскалярность – это …

А) Декодированные команды в ожидании обработки.

*Б) Архитектурное решение, при котором исполнительный блок реализован в виде*

*двух параллельных конвейеров (u и v), что позволяет ему выполнять до двух команд за такт.*

В) Двоичное сложение или вычисление и модификация адресов.

Вопрос 4

Регистр SS хранит…

*А) Селектор сегмента стека.*

Б) селектор сегмента кода.

В) селектор сегментов данных.

Вопрос 5

Префикс – это…

*А) Необязательная часть инструкции,*

*которая позволяет изменить некоторые особенности ее выполнения.*

Б) блок декодирования команд.

В) обязательная часть инструкции.

Вопрос 6

Какой тип адресации подразумевает получение операнда или сохранение операнда через пространство портов ввода-вывода.

*А) Через порт ввода-вывода.*

Б) Через память.

В) Регистровый режим адресации.